



**ORAR - Semestrul I - Anul universitar 2017-2018**

<http://aciee.ugal.ro/nou/studenti/orare-licenta>

**ANUL IV - INGINERIE ELECTRONICĂ, TELECOMUNICAȚII ȘI TEHNOLOGII INFORMAȚIONALE**



Z I U A	MODUL	ORA	<b>Electronică Aplicată</b>	
			<b>2341</b>	
			<i>a</i>	<i>b</i>
<b>L U N I</b>	I	08:00 - 09:50	Surse de Alimentare (SA) (C) Y106 Prof. Laurentiu Frangu	
	II	10:00 - 11:50	CAE (L) Y603 As. Mihaela Miron	CAE (L) Y603 As. Mihaela Miron
	III	12:00 - 13:50	Managementul Afacerilor (MA) (C) Y106 Prof. Dumitriu Ramona MA (P) Y106 Prof. Dumitriu Ramona	
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
<b>M A R Ț I</b>	I	08:00 - 09:50	Constructia Aparatelor Electronice (CAE) (C) Y105 Conf. N. Marasescu	
	II	10:00 - 11:50	SA (L) Y506a Prof. Laurentiu Frangu	FPGA (L) Y606b S.I. Silviu Epure
	III	12:00 - 13:50		SA (L) Y506a Prof. Laurentiu Frangu
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
<b>M I E R C U R I</b>	I	08:00 - 09:50		
	II	10:00 - 11:50	Sisteme Programabile cu FPGA (FPGA) (C) Y102 Conf. Rustem Popa	
	III	12:00 - 13:50	Automate Programabile (AP) (C) Y405 Conf. Grigore Vasiliu	
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
<b>J O I</b>	I	08:00 - 09:50	Actionari Electrice Reglabile (AER) (C) Y102 Prof. Marian Gaiceanu	
	II	10:00 - 11:50	FPGA (L) Y606b S.I. Silviu Epure	IEM (L) Y605b S.I. Mihaela Andrei
	III	12:00 - 13:50	IEM (L) Y605b S.I. Mihaela Andrei	AP (L) Y500 Conf. Grigore Vasiliu
	IV	14:00 - 15:50		
	V	16:00 - 17:50	AP (L) Y500 Conf. Grigore Vasiliu	
	VI	18:00 - 19:50		
<b>V I N E R I</b>	I	08:00 - 09:50	AER (L) Y306 S.I. Paduraru Romeo	AER (L) Y306 S.I. Paduraru Romeo
	II	10:00 - 11:50	Circuite Complexe (P) Y605a As. Laurentiu Baicu	Circuite Complexe (P) Y605a As. Laurentiu Baicu
	III	12:00 - 13:50	Instrumentatie electronica de masura (IEM) (C) Y102 Prof. Viorel Nicolau	
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		