

**ORAR - Semestrul I - Anul universitar 2018-2019**

<http://acjee.ugal.ro/nou/studenti/orare-licenta>

**ANUL III - INGINERIE ELECTRONICĂ, TELECOMUNICAȚII ȘI TEHNOLOGII INFORMAȚIONALE**



Z I U A	MODUL	ORA	Electronică Aplicată	
			2331	
			a	b
L U N I	I	08:00 - 09:50		
	II	10:00 - 11:50	Management și Marketing (MM) (S) I12 As. G. Drăgan	
	III	12:00 - 13:50	Sisteme cu microcontrolere (SM) (C) Y106 As. L. Baicu Tehnica microundelor (TM) (C) Y106 Ș.I. N. Nistor	
	IV	14:00 - 15:50	SM (L) Y603 L. Baicu ICD (L) Y602 G. Petrea	CIA (L) Y506B R. Belea SM (L) Y603 L. Baicu
	V	16:00 - 17:50	MAE (L) Y306 I. Ghenea	ICD (L) Y602 G. Petrea
	VI	18:00 - 19:50		MAE (L) Y306 I. Ghenea
M A R Ț I	I	08:00 - 09:50		
	II	10:00 - 11:50	Transmisia și Codarea Informației (TCI) (C) Y105 Ș.I. M. Andrei	
	III	12:00 - 13:50	Interfețe și Comunicații de Date (ICD) (C) Y105 Prof. V. Nicolau	
	IV	14:00 - 15:50	Management și Marketing (MM) (C) I17 Prof. N. Cristache	
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
M I E R C U R I	I	08:00 - 09:50		
	II	10:00 - 11:50	TCI (L) Y605B M. Andrei TM(L) Y601 N. Nistor	TCI (L) Y605B M. Andrei
	III	12:00 - 13:50	Mașini și Acționări Electrice (MAE) (C) Y105 Prof. M. Găiceanu	
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
J O I	I	08:00 - 09:50	Sisteme de Achiziție a Datelor (SAD) (C) D02 Prof. S. Caraman	
	II	10:00 - 11:50	Transmisia și Codarea Informației (TCI) (C) Y106 Ș.I. M. Andrei Transmisia și Codarea Informației (TCI) (S) Y106 Ș.I. M. Andrei	
	III	12:00 - 13:50	Circuite Integrate Analogice (CIA) (C) Y105 Ș.I. R. Belea Circuite Integrate Analogice (CIA) (S) Y105 Ș.I. R. Belea	
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
V I N E R I	I	08:00 - 09:50		
	II	10:00 - 11:50	Circuite Integrate Analogice (CIA) (C) Y105 Ș.I. R. Belea	
	III	12:00 - 13:50	CIA(L) Y506B R. Belea	TM(L) Y601 N. Nistor
	IV	14:00 - 15:50	Proiect Circuite Analogice (P) Y601 Ș.I. N. Nistor	
	V	16:00 - 17:50		
	VI	18:00 - 19:50		