Facultatea de Automatică, Calculatoare, Inginerie Electrică şi Electronică

ORAR - Semestrul I - Anul universitar 2019-2020

http://aciee.ugal.ro/nou/studenti/orare-licenta

ANUL IV - INGINERIE ELECTRONICĂ, TELECOMUNICAȚII ȘI TEHNOLOGII INFORMAȚIONALE

ZIUA	MODUL	ORA	Electronică Aplicată 2341 — a	Electronică Aplicată 2341 — b
LUNI	I	08:00 - 09:50		
	II	10:00 - 11:50	Surse de Alimentare (SA) (C) Y106 Prof. Laurentiu Frangu	Surse de Alimentare (SA) (C) Y106 Prof. Laurentiu Frangu
	III	12:00 - 13:50	Managementul Afacerilor (MA) (C) Y106 Lector Razvan Stefanescu	MA (P) Y102 Lector Razvan Stefanescu
	IV	14:00 - 15:50	Constructia Aparatelor Electronice (CAE) (C) Y106 Conf. N. Marasescu	Constructia Aparatelor Electronice (CAE) (C) Y106 Conf. N. Marasescu
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
MARȚI	I	08:00 - 09:50		
	II	10:00 - 11:50	MA (P) SD403 Lector Razvan Stefanescu	
	III	12:00 - 13:50	Instrumentatie electronica de masura (IEM) Y106 S.l. Bogdan Dumitrascu	Instrumentatie electronica de masura (IEM) Y106 S.l. Bogdan Dumitrascu
	IV	14:00 - 15:50	Actionari Electrice Reglabile (AER) (C) Y106 Prof. Marian Gaiceanu	Actionari Electrice Reglabile (AER) (C) Y106 Prof. Marian Gaiceanu
	V	16:00 - 17:50		FPGA (L) Y606b S.l. George Petrea
	VI	18:00 - 19:50		
MIERCURI	I	08:00 - 09:50	SA (L) Y506a Prof. Laurentiu Frangu	
	II	10:00 - 11:50	IEM (L) Y605b S.l. Mihaela Andrei	SA (L) Y506a Prof. Laurentiu Frangu
	III	12:00 - 13:50		IEM (L) Y605b S.l. Mihaela Andrei
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
JOI	I	08:00 - 09:50		
	II	10:00 - 11:50		
	III	12:00 - 13:50	Automate Programabile (AP) (C) Y405 Conf. Grigore Vasiliu	Automate Programabile (AP) (C) Y405 Conf. Grigore Vasiliu
	IV	14:00 - 15:50	Sisteme Programabile cu FPGA (FPGA) (C) Y106 Conf. Rustem Popa	Sisteme Programabile cu FPGA (FPGA) (C) Y106 Conf. Rustem Popa
	V	16:00 - 17:50	CAE (L) Y603 S.l. George Petrea / AER (L) Y306 As. Ghenea Iulian	AER (L) Y306 As. Ghenea Iulian / CAE (L) Y603 S.l. George Petrea
	VI	18:00 - 19:50		
VINERI	I	08:00 - 09:50		
	II	10:00 - 11:50		AP (L) Y500 Conf. Grigore Vasiliu
	III	12:00 - 13:50	Circuite Complexe (P) Y605a S.l. Laurentiu Baicu	Circuite Complexe (P) Y605a S.l. Laurentiu Baicu
	IV	14:00 - 15:50	AP (L) Y500 Conf. Grigore Vasiliu	
	V	16:00 - 17:50	FPGA (L) Y606b S.l. George Petrea	
	VI	18:00 - 19:50		

Responsabil: Sl.dr.ing. Baicu Laurentiu