

FIȘA DISCIPLINEI

1. Date despre program

1.1 Instituția de învățământ superior	Universitatea „Dunărea de Jos” din Galați
1.2 Facultatea	Automatică, Calculatoare, Inginerie Electrică și Electronică
1.3 Departamentul	Electronică și Telecomunicații
1.4 Domeniul de studii	Inginerie Electronică, Telecomunicații și Tehnologii Informaționale
1.5 Ciclul de studii	Licență
1.6 Programul de studii/Calificarea	Electronică Aplicată / Electronică Aplicată

2. Date despre disciplină

2.1 Denumirea disciplinei	Practica tehnologica, 0504.2OB15D						
2.2 Titularul activităților de curs							
2.3 Titularul activităților de proiect							
2.4 Anul de studiu	2	2.5 Semestrul	2	2.6 Tipul de evaluare	verificare	2.7 Regimul disciplinei	OB

3. Timpul total estimat (ore pe semestru al activităților didactice)

3.1 Număr de ore pe săptămână	30	din care: 3.2 curs	0	3.3 aplicații	30
3.4 Total ore din planul de învățământ	90	din care: 3.5 curs	0	3.6 aplicații	90
Distribuția fondului de timp					ore
Studiul după bibliografie și notițe					1
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren					1
Pregătire seminarii/laboratoare, teme, referate, portofolii și eseuri					1
Tutoriat					1
Examinări					1
Alte activități.....					
3.7 Total ore studiu individual	5				
3.9 Total ore pe semestru	95				
3.10 Numărul de credite	2				

4. Precondiții (acolo unde este cazul)

4.1 de curriculum	<ul style="list-style-type: none"> Nu este cazul
4.2 de competențe	<ul style="list-style-type: none"> Nu este cazul

5. Condiții (acolo unde este cazul)

5.1. de desfășurare a cursului	<ul style="list-style-type: none"> Nu e cazul.
5.2. de desfășurare a seminarului/laboratorului	<ul style="list-style-type: none"> Laborator de electronică, dotat cu calculatoare, aparate de măsură, componente electronice, circuite imprimate, stații de lipit.

6. Competențele specifice acumulate

Competențe profesionale	<ul style="list-style-type: none"> C1 Utilizarea elementelor fundamentale referitoare la dispozitivele, circuitele, sistemele, instrumentația și tehnologia electronică
--------------------------------	--

Competențe transversale	<ul style="list-style-type: none"> CT1 Analiza metodică a problemelor întâlnite în activitate, identificând elementele pentru care există soluții consacrate, asigurând astfel îndeplinirea sarcinilor profesionale
-------------------------	--

7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

7.1 Obiectivul general al disciplinei	<ul style="list-style-type: none"> cunoașterea și înțelegerea tehnicilor de realizare a montajelor electronice pe circuite imprimate
7.2 Obiectivele specifice	<ul style="list-style-type: none"> însușirea tehnicilor de realizare a circuitelor imprimate însușirea tehnicilor de lipire a componentelor electronice însușirea tehnicilor de măsurare și testare a circuitului realizat

8. Conținuturi

8.3 Tema	Metode de predare	Observații
Fiecare student primește câte o schemă electrică pe care o analizează, iar după ce înțelege funcționarea circuitului proiectează cablajul, identifică componentele necesare și le lipește pe cablaj. Apoi verifică funcționarea circuitului folosind aparatele existente în laborator.	Se parcurg etapele proiectării folosind un exemplu.	Se formulează teme individuale.
Bibliografie		
<ol style="list-style-type: none"> Bibliografia recomandată la disciplinele studiate în timpul anului universitar curent. Internet (site-uri care conțin scheme electronice de complexitate mică). 		

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatori reprezentativi din domeniul aferent programului

<ul style="list-style-type: none"> Disciplina asigură însușirea cunoștințelor fundamentale din domeniul proiectării și realizării practice a echipamentelor electronice cu circuite integrate, cunoștințe practice foarte importante pentru inginerul electronist, necesare la orice loc demuncă din domeniul electronicii aplicate.

10. Evaluare

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finală
10.4 Proiect	Simularea funcționării sau funcționarea circuitului real	Susținere orală	100%
10.5 Standard minim de performanță			
<ul style="list-style-type: none"> Înțelegerea schemei electrice primite, proiectarea și executarea circuitului imprimat și lipirea componentelor electronice 			

Data completării

Semnătura titularului de curs

Semnătura titularului de seminar

.....20.11.2015.....

.....

Data avizării în catedră

Semnătura șefului catedrei

.....

.....