

ORAR - Semestrul I - Anul universitar 2021-2022

<https://aciee.ugal.ro/studenti/orare-licenta>

ANUL III - INGINERIE ELECTRONICĂ, TELECOMUNICAȚII ȘI TEHNOLOGII INFORMAȚIONALE

Z I U A	MODUL	ORA	Electronică Aplicată	
			2331	
L U N I	I	08:00 - 09:50		
	II	10:00 - 11:50		DEPI (L) Y710 D. Aiordăchioaie
	III	12:00 - 13:50		BSAD (L) Y605B B. Dumitrașcu
	IV	14:00 - 15:50		
	V	16:00 - 17:50		CIA (L) Y506A G. Petrea
	VI	18:00 - 19:50		
M A R Ț I	I	08:00 - 09:50		
	II	10:00 - 11:50		Teoria Transmisiunii Informației (C) Ș.I.dr.ing. Mihaela Andrei
	III	12:00 - 13:50		Microcontrolere (C) Ș.I.dr.ing. Laurențiu Baicu
	IV	14:00 - 15:50		Microunde (C) Ș.I.dr.ing. Nisucușor Nistor
	V	16:00 - 17:50		Circuite Integrate Analogice (C) Ș.I.dr.ing. George Petrea
	VI	18:00 - 19:50		
M I E R C U R I	I	08:00 - 09:50		
	II	10:00 - 11:50		Bazele Sistemelor de Achiziții de Date (BSAD) (C) Ș.I.dr.ing. Bogdan Dumitrașcu
	III	12:00 - 13:50		Decizie și estimare în prelucrarea informațiilor (DEPI) (C) Prof.dr.ing. Dorel Aiordăchioaie
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
J O I	I	08:00 - 09:50		
	II	10:00 - 11:50		Teoria Transmisiunii Informației (C) Ș.I.dr.ing. M. Andrei TTI (S) Y605A M. Andrei
	III	12:00 - 13:50		Microcontrolere (L) Y603B L. Baicu
	IV	14:00 - 15:50		Economie generală (C) Prof. D. Șarpe Economie generală (S) D02 Prof. D. Șarpe
	V	16:00 - 17:50		Circuite Integrate Analogice (C) Ș.I.dr.ing. George Petrea
	VI	18:00 - 19:50		
V I N E R I	I	08:00 - 09:50		
	II	10:00 - 11:50		
	III	12:00 - 13:50		
	IV	14:00 - 15:50		Microunde (L) Y601 N. Nistor CIA (P) Y601 N. Nistor
	V	16:00 - 17:50		Circuite Integrate Analogice (S) Y606b G. Petrea TTI (L) Y606b G. Petrea
	VI	18:00 - 19:50		

Responsabil: Sl.dr.ing. George Petrea