

ORAR - Semestrul II - Anul universitar 2022-2023

<https://aciee.ugal.ro/studenti/orare-licenta>

ANUL II - INGINERIE ELECTRONICĂ, TELECOMUNICAȚII ȘI TEHNOLOGII INFORMAȚIONALE

Z I U A	MODUL	ORA	Inginerie Electronică, Telecomunicații și Tehnologii Informaționale	
			2321	
			a	
L U N I	I	08:00 - 09:50		
	II	10:00 - 11:50	Circuite Electronice Fundamentale (CEF) (C) S.Epure Y606A	
	III	12:00 - 13:50	CEF (S) S. Epure Y606A TCADRME (P) S. Epure Y606A	
	IV	14:00 - 15:50	Arhitectura microprocesoarelor (AM) (C) V. Nicolau Y605B	
	V	16:00 - 17:50	AM (L) L.Baicu Y603 TCADRME (L) L.Baicu Y603	
	VI	18:00 - 19:50		
M A R Ț I	I	08:00 - 09:50		
	II	10:00 - 11:50	Tehnici CAD de Realizare a Modulelor Electronice (TCADRME) (C) S.Epure Y606B	
	III	12:00 - 13:50	BD (L) L.Danilescu G307 Educație fizică și sport, stadionul Portul Rosu	
	IV	14:00 - 15:50	Engleza (S) I. Cighir Y105	
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
M I E R C U R I	I	08:00 - 09:50		
	II	10:00 - 11:50	Baze de date (BD) (C) L.Danilescu G307	
	III	12:00 - 13:50	CEF (L) S.Epure Y506A	
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
J O I	I	08:00 - 09:50		
	II	10:00 - 11:50		
	III	12:00 - 13:50		
	IV	14:00 - 15:50	Structuri de date și algoritmi (SDA) (C) S.Costache Y106	
	V	16:00 - 17:50	SS2 (L) G.Petrea Y506A	
	VI	18:00 - 19:50	SDA (L) S. Costache G406	
V I N E R I	I	08:00 - 09:50		
	II	10:00 - 11:50	Semnale și sisteme II (SS2) (C) D.Aiordachioaie Y106	
	III	12:00 - 13:50	SS2 (S) D.Aiordachioaie Y106	
	IV	14:00 - 15:50	Circuite integrate digitale (P) R.Popa Y102	
	V	16:00 - 17:50		
	VI	18:00 - 19:50		

Responsabil: Sl.dr.ing. Silviu Epure